

---

# 用户手册

FSB-9452V2NA

工业级全长 CPU 卡

---

---

# 版本

2009 年 5月

修订：A1

## 版权保护及声明

本手册为深圳市研越科技有限公司的知识产权，内容受版权保护，版权所有。未经许可，不得以机械的，电子的或其它任何方式进行复制。除列明随产品配置的配件外，本手册包含的内容并不代表本公司的承诺，我们非常小心地编写此手册，但我们对于本手册的内容不保证完全正确，因为我们的产品一直在持续地改良及更新，故我方保留随时做出修改而不予另行通知的权利。对于任何安装、使用不当而导致的直接、间接、有意或无意的损坏及隐患概不负责。您在订购产品前，请向经销商详细了解产品性能是否符合您的需求。

## 商标

本手册使用的所有商标均属于各自的商标持有者所有：

Intel和Pentium以及Celeron 是 Intel Corporation 的注册商标

PS/2 和 OS/2 是IBM Corporation 的注册商标

Windows 98 和 Windows XP 是Microsoft的注册商标

Netware 是 Novell 的注册商标

AMI是American Megatrends, Inc. 的注册商标

研越是深圳市研越科技有限公司的注册商标

## 技术支持

如果您的系统出现问题，并且无法从使用手册中获得帮助，请您联系所购买主板的经销商。此外，您还可以：

- 访问研越 网站，以获得技术支持、BIOS 更新、驱动程序更新和其它信息。

网址：<http://www.yanyuegk.com.cn>

---

---

## 装箱物品检查

请您确认所购买的主板包装盒是否完整，如果包装有所损坏、或是有任何配件欠缺的情形，请尽快与您的经销商联络。

- 1 块FSB-9452V2NA 主板
- 1 本电子档用户手册
- 1 条打印口转接电缆
- 1 条双 USB 转接电缆
- 2 条 COM 转接电缆
- 1 条 miniDIN 一转二 PS/2 键盘/鼠标转接电缆
- 1 条 IDE 电缆
- 一张FSB-9452V2NA 主板驱动光盘
- 备用跳线帽

## 订购信息

型号	描述
FSB-9452V2NA	板载VGA/2LAN/AUDIO
FSB-9452VNA	板载VGA/LAN/AUDIO

---

<b>1.产品介绍</b>	<b>1</b>
1.1 简介	1
1.2 环境与机械尺寸	5
<b>2.主板构造图</b>	<b>6</b>
2.1 功能接口/接针标识描述	6
2.2 主板I/O界面	7
<b>3.主板安装</b>	<b>8</b>
3.1 安全指导	8
3.2 系统内存的安装	9
3.3 扩展总线(PCI、ISA扩展总线)	9
3.4 跳线设置	10
3.5 板载接头和界面	11
<b>4.BIOS设置</b>	<b>20</b>
4.1 简介	20
4.2 Main	21
4.3 Advanced(高级BIOS设置)	23
4.4 Chipset	26
4.5 PCI/PnP(高级PCI/PNP设置)	28
4.6 Boot	30
4.7 Security	31
4.8 Exit	32
<b>5. Watchdog (看门狗) 编程指引</b>	<b>33</b>
<b>6. Digital I/O (数字量 I/O) 编程指引</b>	<b>37</b>
<b>7. 主板驱动光盘内容介绍</b>	<b>42</b>

---

## 1. 产品介绍

---

### 1. 1 简介

---

FSB-9452V2NA主板是一款基于Intel®E82945GC (GMCH)、Intel® 82801GB (ICH7) 芯片集设计, 具有高性能、高可靠性、符合PICMG 1.0 规范的工业级全长CPU卡, 支持533/800MHz前端系统总线, 主要特性如下:

- 提供LGA 775 Socket CPU插座, 支持Intel® Core 2 Duo、Pentium® 4/D、Celeron® D With 533/800MHz前端系统总线系列处理器
  - 主板提供2条240Pin系统内存插槽, 支持双通道DDRII 533/667MHz系统内存, 内存最大容量可支持到2GB
  - 内建Intel第4代图形媒体加速器950 (Intel® GMA950), 采用DVMT3.0 技术分配显存, 可支持224MB动态共享显存, 支持CRT显示输出功能
  - 采用标准AC97音效芯片, 支持Mic-in、Line-in、Line-out
  - 板载10/100/1000Mbps网络接口, 支持网络引导启动 (PXE)、网络唤醒 (WOL) 功能
  - 1个ATA33/66/100标准IDE接口, 可同时连接两个标准IDE设备使用
  - 4个SATAII 标准接口
  - 支持6个标准USB 2.0接口
  - 支持2个标准串口 (1个RS-232、1个RS-232/485), 具有RI唤醒功能
  - 支持PCI、ISA扩展总线, 符合PICMG 1.0 规范, 支持标准AT/ATX电源供电
  - 1个标准软驱接口、1个高速并行接口、1个MiniDIN标准PS/2鼠标/键盘接口、1个5Pin外部键盘接口、1个8路DIO(可编程4路数字输/4路数字输出) 接针以及看门狗定时器等功能
- 可应用于信息查询终端、多媒体音乐广播系统、加油站、网络安全、仪器仪表、地铁系统、监控系统、工业现场等各种嵌入式领域。

## 微处理器 (CPU)

- 支持LGA 775 Socket 封装Intel® Core 2 Duo、 Pentium® 4/D、 Celeron® D With 533/800前端系统总线系列处理器

## 芯片组 (Chipset)

- Intel®82945GC (GMCH)、Intel®82801GB (ICH7) 芯片集

## 系统内存 (System Memory)

- 提供2条240Pin系统内存插槽, 支持双通道DDRII 533/667MHz系统内存, 内存容量可支持到2GB
- 在双信道交叉存储模式下运行667MHz, 带宽吞吐量高达10.7GB/s

## 图形显示功能

- 主板内建Intel第4代图形媒体加速器950 (Intel®GMA950) DVMT3.0技术分配显存, 最大可支持224MB动态共享显存; 像素比率高达1.6GP/s; 400MHz完整的24-bit RAMDAC
- VGA显示分辨率高达2480x1536@75Hz

## IDE 功能

- 1个增强的ATA100/66/33标准IDE接口
- 支持2个UltraATA 100/66/33 IDE设备

## SATA 功能

- 4个标准的SATAII接口
- 给用户提供了强大的存储设备连接端口，方便的满足用户对急剧增长的存储设备扩充的需求

## 网络功能 (LAN)

- 主板板载两个10/100/1000Mbps以太网控制器
- 支持网络引导启动 (PXE)、网络唤醒 (WOL) 功能

## 音频功能 (Audio)

- 主板集成一个标准的AC97音效控制器
- 支持Mic-in、Line - out、Line - in、CD\_in

## USB 功能

- 6个USB2.0高速接口，支持480Mbps传输率

## I/O 功能

- 2个标准RS-232串口（其中COM2可选择配置成RS-485通讯模式）
- 一组标准miniDIN插座，经一转二转接电缆连接PS/2键盘和鼠标
- 一个5Pin单列直插针供外部键盘连接
- 一个高速并行接口, 支持Dis-Directional/EPP/ECP标准
- 一个标准的软驱接口，可用来连接两个软驱（360KB、720KB、1.2MB、1.44MB、2.88MB、LS-120）
- 一组8路数字量输入输出接针

## PICMG 扩展总线

- 提供PCI、ISA扩展总线，符合PICMG 1.0规范
- 需要将CPU卡插装在无源底板上才能扩充PCI、ISA总线设备

## BIOS

- 4Mb AMI BIOS
- 支持即插即用 (Plug and Play , PNP)

## 系统检测功能

- CPU风扇及温度监测 (方便用户了解CPU的工作状态)
- 侦测系统主要工作电压

## Super I/O 看门狗定时器

- 256级，可编程
- 可编程时间到中断
- 时间到事件复位系统

## 电源支持

- 可直接使用标准的2\*12Pin ATX电源供电(同时兼容标准的2\*10Pin AT电源)，支持ACPI电源管理功能
- 通过无源底板可以使用AT/ATX电源供电



## 1. 2 环境与机械尺寸

---

◆ 工作环境:

温度: 0°C~60°C;

湿度: 5%~95% (非凝结状态);

◆ 储存环境:

温度: -40°C~80°C ;

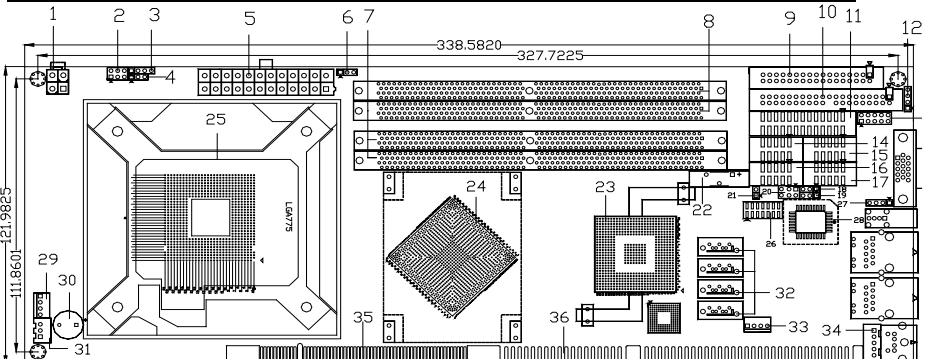
湿度: 5%~95% (非凝结状态);

◆ 尺寸:

338mm ×122mm (13.3" ×4.8")

## 2. 主板构造图

### 2.1 功能接口/接针标识描述

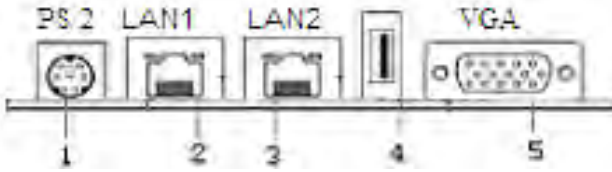


单位: MM

- |   |                                  |
|---|----------------------------------|
| 1. Power Connector (J1)                 | 19. COM2 Port setting (JP3)      |
| 2. Pwr But/ Reset/ HDD Led Header( FP1) | 20. COM2 Port setting (JP1)      |
| 3. Speaker Header (FP3)                 | 21. Clear CMOS Jumper (JCC1)     |
| 4. Power LED Header(FP2)                | 22. Battery (BAT1)               |
| 5. Power Connector (ATX1)               | 23. South Bridge (U3)            |
| 6. Power type setting(JPS1)             | 24. North Bridge (U2)            |
| 7. DDR II Dimm Conn DDR1                | 25. Processor Socket ( U1)       |
| 8. DDR II Dimm Conn DDR2                | 26. Digital I/O Connector (DIO1) |
| 9. Floppy Connector (FDC1)              | 27. USB Connector ( USB2)        |
| 10. Primary IDE Connector (IDE1)        | 28. BIOS ROM (U9)                |
| 11. Parallel Connector (LPT1)           | 29. FAN Connector ( CPUFAN1)     |
| 12. CD_IN Header ( CD1)                 | 30. Buzzer (SP1)                 |
| 13. Audio Connector (AUDIO1)            | 31. Power Connector (ATX2)       |
| 14. COM1 Port Connector ( Com1)         | 32. SATA Connector (SATA1~4)     |
| 15. COM2 Port Connector ( Com2)         | 33. FAN Connector ( SYSFAN1)     |
| 16. USB Connector ( USB4)               | 34. External KB Connector(KB1)   |
| 17. USB Connector ( USB3)               | 35. PCI extend Edge              |
| 18. COM2 Port setting (JP2)             | 36. ISA extend Edge              |

## 2. 2 主板 I/O 界面

---



1. PS/2 KB & MS Port
2. LAN1 RJ-45 Port
3. LAN2 RJ-45 Port
4. USB 2.0 Port
5. VGA Port

## 3. 主板安装

---

### 3.1 安全指导

---

- 1) 请仔细阅读本安全指导，并留意设备及手册上注明的所有注意事项和警告事项
- 2) 请妥善保管使用手册以备将来参考
- 3) 请保持本设备的干燥使其远离潮湿环境
- 4) 机箱的开口缝槽是用于通风避免机箱内的部件过热，请勿将此类开口掩盖或堵塞
- 5) 在将本设备与电源连接前请确认电源电压值并正确地针对110V 或220V 电压做出调整
- 6) 请将电源线置于不会被踩踏到的地方并且不要在电源在线堆置任何对象
- 7) 设备要有良好的接电线，避免静电损坏，进行安装前，请先断开电源，否则会损坏主板
- 8) 为了避免主板上的组件受到静电的损坏，绝不要把主板直接放到地毯等类似的地方，也要记住在接触主板前使用一个静电手腕带或接触金属
- 9) 通过边缘拿住整块主板安装，切勿接触芯片
- 10) 插拔任何扩展卡或内存模块前请将电源线自插座拔出
- 11) 不得将任何液体自开口处注入否则会产生严重损坏甚至导致电击
- 12) 如果发生以下情况请找技术服务人员处理：
  - ✧ 电源线或插头损坏
  - ✧ 液体渗入设备内
  - ✧ 设备暴露在潮湿的环境中
  - ✧ 设备工作不正常或用户不能按照使用手册的指导使其正常工作
  - ✧ 设备跌落或受创，有明显的破损迹象



注意：如果电池换置不当会产生爆炸的危险请务必使用同一型号的或者相当类型的且为制造商推荐的电池。

## 3. 2 系统内存的安装

---

主板提供2条240Pin DDRII系统内存插槽（见第6页第7、8项）。选择安装内存条时，要注意以下几点：

- 安装时，先将存储条的有金手指的一侧朝下，对 DDRII DIMM 存储条与 DIMM 插槽的缺口，用力插到位
- 再将存储条扣入 DIMM 插槽内，使 DIMM 插槽两侧的手柄扣紧并锁住 DIMM 存储条
- 请选用 240Pin DDRII533/667MHz 系统内存条

## 3. 3 扩展总线(PCI、ISA 扩展总线)

---

在 CPU 卡上提供有用来扩展 PCI、ISA 设备的金手指（见第 6 页第 35、36 项）

PCI 金手指：此金手指可用来扩展 32 位的 PCI 扩展卡

ISA 金手指：此金手指可用来扩展 8/16 位的 ISA 扩展卡

### 安装步骤：

- 1) 在安装扩展卡之前，请确认已经关闭电源或拔掉电源线。安装之前，请阅读扩展卡的说明书并完成必须的硬件设置。
- 2) 移去机箱挡板，以便使用扩展槽。
- 3) 将扩展卡装进机箱并用螺丝固定。
- 4) 确认接触正确，没有单边翘起的现象。



注意：用户在选择扩充 PCI、ISA 设备前，CPU 卡必须要插装  
在无源底板上。

## 3.4 跳线设置

插图所示的就是跳线的方法。当跳线帽放置在针脚上时，这个跳线就是“短接”如果针脚上没有放置跳线帽，这个跳线就是“开路”。



开路



短接

### 插针 (JCC1)

### CMOS 设定

1-2 脚短接

清除CMOS

1-2 脚开路

正常状态 (默认设置)

(见第 6 页第 21 项)

**注意：**清除 CMOS (瞬间短接 JCC1 位接针) 允许您清除 CMOS 里的数据，重置系统参数到默认设置。在 CMOS 里的数据包括系统设置信息，例如系统密码，日期，时间及系统设置参数。您在执行此功能操作前，请先关闭计算机并拔掉电源线，等待十五秒钟之后，用跳线帽瞬间短接 JCC1 位接针。



### 插针

### COM2 端口的通信模式

插针	RS-232 模式	RS-485 模式
JP1	1-2    3-4	5-6
JP2	1-2	2-3
JP3	1-2	2-3

(见第 6 页第 20 项)

**注意：**在使用 COM2 端口前，请先了解其要求的通信模式，再通过改变 JP1、2、3 位插针的跳线帽状态来选择相对应的状态。



## 插针 (JPS1)

## 根据电源类型设定

1-2 短接

使用 ATX 电源 (默认设置)

2-3 短接

使用 AT 电源

(见第 6 页第 6 项)



注意：当使用 ATX 电源时，请将 JPS1 位插针 1-2 脚短接，以便正识别 ATX 电源，同时要确保 JPS1 位插针 2-3 是断开状态，否则将可能损坏电源或主板；当使用 AT 电源时，建议将 JPS1 位插针 2-3 脚短接以增强 5VSB 电压的强度，在通常情况下也可保持开路状态。

## 3. 5 板载接头和界面



注意：板载接头和界面不是跳线，切勿将跳线帽放置在这些接头和界面上，将跳线帽放置接头和界面上将会导致主板的永久性损坏！

## 主 IDE 连接头

(40 针 IDE1, 见第 6 页第 10 项)



蓝色端接到主板上



黑色端接到硬盘上

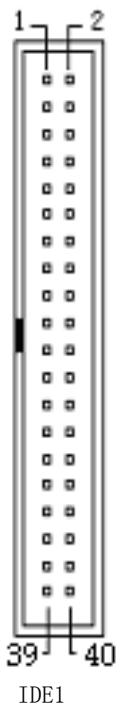
80-Conductor ATA 60/100 数据线



注意：如果您在这款主板上只使用一个 IDE 硬盘驱动器，请将 IDE 驱动器设置为“主盘”。请查阅您的 IDE 驱动器供货商提供的说明书了解详细数据。此外，为了使系统的兼容性和效能最优化，请将您的硬盘设置为主盘 (Master)，并将光驱设置为从盘 (Slave)。请确保数据线标红色斑文的一边插入连接器的第 1 针脚位置。

# 用户手册

下面给出了 IDE1 接口定义：



管脚	信号名称	管脚	信号名称
1	IDE Reset#	2	GND
3	IDE data 7	4	IDE data 8
5	IDE data 6	6	IDE data 9
7	IDE data 5	8	IDE data 10
9	IDE data 4	10	IDE data 11
11	IDE data 3	12	IDE data 12
13	IDE data 2	14	IDE data 13
15	IDE data 1	16	IDE data 14
17	IDE data 0	18	IDE data 15
19	GND	20	Key
21	IDE DREQ	22	GND
23	IDE IOW#	24	GND
25	IDE IOR#	26	GND
27	IDE IORDY	28	N/C
29	IDE DACK#	30	GND
31	IRQ14	32	N/C
33	IDE DA1	34	Cable detect
35	IDE DA0	36	IDE DA2
37	IDE CS1#	38	IDE CS3#
39	IDE ACTIVE#	40	GND

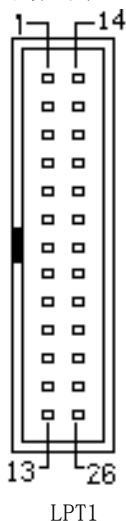
## LPT 接口

主板提供一组标准的 26 针并行接口 (LPT1)，可依据您的需求用来连接您需要的并行接口外设，如：打印机等。请确保数据线标红色斑文的一边插入连接器的第 1 针脚(Pin1)位置 (26 针 LPT1，见第 6 页第 11 项)。



# 用户手册

下面给出了 LPT1 接口定义：



管脚	信号名称	管脚	信号名称
1	STB#	14	AFD#
2	PD0	15	ERR#
3	PD1	16	INIT#
4	PD2	17	SLIN#
5	PD3	18	GND
6	PD4	19	GND
7	PD5	20	GND
8	PD6	21	GND
9	PD7	22	GND
10	ACK#	23	GND
11	BUSY	24	GND
12	PE	25	GND
13	SLCT	26	N. C

## 串口接头(10 针 COM1~2)

主板提供 2 个可用的 RS232 标准串口，用户需要通过（10 芯转 9 芯）专用转接电缆用来连接具有 RS-232 标准接口的鼠标、调制解调器、数码相机等设备。用户可通过设置 JP1、2、3 位插针上的短路帽状态将 COM2 口设置支持可选 RS-232/485 模式（见第 6 页第 14、15 项）。

# 用户手册

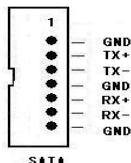
下面给出了串口的接口定义:



管脚	信号名称	
	COM1~2	COM2
	RS-232	RS-485
1	DCD	DATA-
2	RXD	DATA+
3	TXD	
4	DTR	
5	GND	GND
6	DSR	
7	RTS	
8	CTS	
9	RI	
10	NC	

## SATAII 接口(7 针 SATA1 ~ 4)

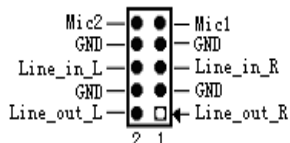
标准的 SATAII 接口, 主板提供 4 个 SATAII 给用户提供多个存储设备使用。



(见第 6 页第 32 项)

## AUDIO(音频)插座 (2\*5 针 音频接针 AUDIO1)

主板提供一组 2\*5 针的音频连接插针 (AUDIO1), 用户需使用随主板配带的专用音频转接电缆来连接音频设备使用。Line\_in 可以用来连接音频输入源; Line\_out 可以用来连接耳机或音箱播放声音; Mic 提供麦克风的的声音输入。

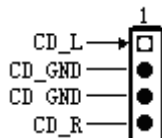


(见第 6 页第 13 项)

# 用户手册

## CD\_IN 音频接口 (4 针 CD1)

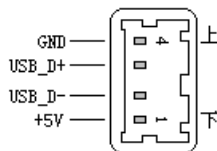
可以通过 CD1 音频接头连接 CD-ROM, DVD-ROM 接收音频输入



(见第 6 页第 12 项)

## USB2.0 标准接口

主板提供一个由+5V 电源供电的 USB 2.0 标准接口, 用户可直接连接标准的 USB 设备使用

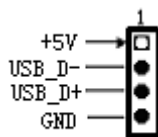


(见第 7 页第 4 项)

## USB 2.0 接针

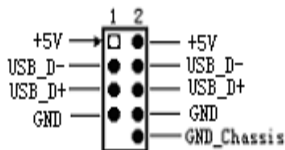
主板提供三组由+5V 电源供电的 USB 接针 USB2、3、4, 用户需使用专用的 USB 转接电缆连接标准的 USB 设备使用, 可用来连接 5 个标准的 USB 设备, USB 接针 USB2、3、4 的引脚定义相同。

## USB2 接针 (1\*4Pin 2.54mm 间距接针 USB2)



(见第 6 页第 27 项)

## USB3~4 接针 (2\*5Pin 2.54mm 间距接针 USB3、4)



(见第 6 页第 16、17 项)

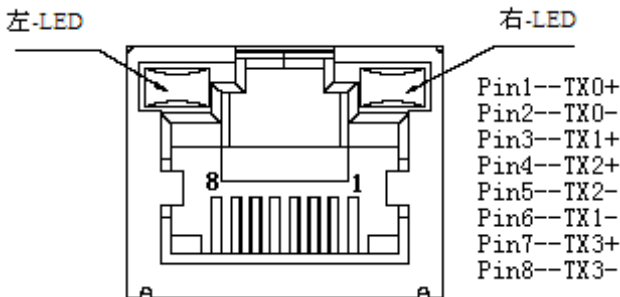
## 网络接口

板载两个标准的 10/100/1000Mbps RJ-45 以太网接口, 用户直接插上网络转接电缆便可使用。RJ-45 以太网接口两侧共有两盏状态指示灯: 连接 100Mbps 当左边灯常亮绿色时表示以太网处于链接状态; 当右边灯闪

# 用户手册

烁黄色时表示网络处于活动状态；连接 1000Mbps 当左边灯常亮橙色时表示以太网处于链接状态；当右边灯闪烁黄色时表示网络处于活动状态。

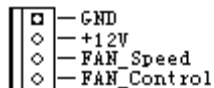
(标准的 RJ-45 网络输入接口 LAN1、LAN2)



(见第 7 页第 2、3 项)

## CPU 风扇接头

请将 CPU、机箱系统风扇连接线接到这个接头，并让黑线与地的接针脚相接。主板上的风扇接头同时也可兼容原来标准的 3 针风扇。



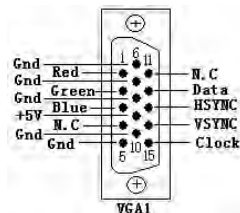
(见第 6 页第 29、33 项)

(4 针风扇接头 CPUFAN1、SYSFAN1)

## 显示输出 (VGA) 接口

用户可直接连接显示设备使用。

(标准的 DB15 显示输出接口 VGA1)



(见第 7 页第 5 项)

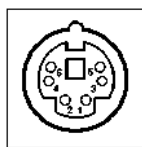
## PS/2 键盘 & 鼠标接口

(标准 miniDIN 插座 KM1)

(见第 7 页第 1 项)

主板提供一个标准 miniDIN 插座，需要经一转二转接电缆同时连接 PS/2 键盘和鼠标；也可直接单独连接 PS/2 键盘使用（在不使用转接电缆时）

下面给出了 PS/2 键盘 & 鼠标接口接口定义：

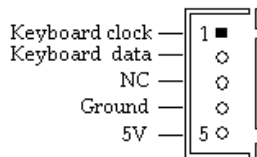


KM1

管脚	信号名称
1	Keyboard data
2	Mouse data
3	Ground
4	5V
5	Keyboard clock
6	Mouse clock

## 外部键盘接针

主板另外提供一个 5 针白色边框的外部键盘接口 (KB1)，可通过使用专用的键盘转接电缆连接使用(5 针 KB1)



(见第 6 页第 34 项)

## 路数字量输入/输出接针

INPUT(0~3) 对应 Winbond W83627DHG 的

GPIO (30、31、34、35) 对应寄存器 GP\_Port3

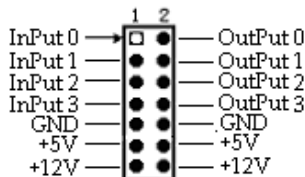
的 BIT(0、1、4、5)；OUTPUT(0~1) 对应

Winbond W83627DHG 的 GPIO(36、37)，对应

寄存器 GP\_Port3 的 BIT(6、7)；OUTPUT(2~

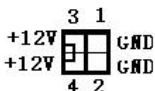
3) 对应 Winbond W83627DHG 的 GPIO(20、21)，对应寄存器 GP\_Port2 的

BIT(0、1)。



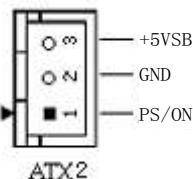
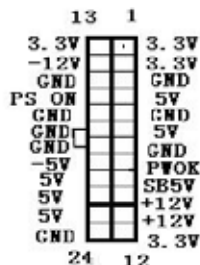
## ATX 电源接头

请将 ATX 电源供应器连接到这两个插座上。



(24 针 ATX1, 和 4 针 ATX2)

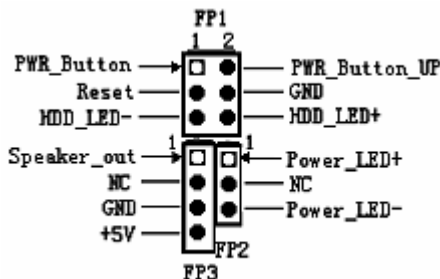
(+5V 后备电源、开关信号控制接口 ATX1)  
(见第 6 页第 31 项)



主板提供多达三种供电方式:

- 使用标准 ATX 电源上的 20Pin(或 24Pin)的电源线连接主板上 ATX1 位电源接头上使用;
- 通过无源底板用 AT 电源直接供电;
- 通过无源底板, 将底板上的 ATX 电源专用的 5VSB (5 伏后备电源) 和 ATX 开/关机控制信号及地信号与主板的 ATX2 插座对应连接, 使用无源底板上的 ATX 电源插座供电; 注意: 欲使用 ATX 电源供电, 事先应将 AC 交流电 (110/220V) 拔去, 再将 ATX 电源插头紧密的插入电源插座, 并接好其它相关配件才可以将 AC 交流电 (110/220V) 插入交流电源插座。
  - (1) 在连接电源前, 请先确认 JPS1 位接针所处的状态: 当使用 AT 电源时, 建议将 JPS1 位接针的 2-3 脚短接; 当使用 ATX 电源时, 建议将 JPS1 位接针的 1-2 脚短接, 否则将可能会导致损坏主板和电源。
  - (2) 在任何一种供电方式下都必须先将电源供应器的 2\*2 孔的插头连接到主板 J1 位+12V 电源插座, 以保证主板能正常工作。

## 3. 6 主板控制前面板接针、状态指示



- 请将电源开关连接到 FP1 位接针的第 1、2 脚，来接通/断开主板系统电源开启/关闭计算机
- 请将复位开关连接到 FP1 位接针的第 3、4 脚，来重新启动计算机；当系统发生故障不能继续工作时，轻按一下 RST1 轻触开关可以使系统重新开始工作，不必开关电源，从而可以延长系统寿命
- 请将 IDE 指示灯连接到 FP1 位接针的第 5、6 脚，当 IDE 指示灯处在闪烁状态时，表示 IDE 设备（如硬盘、CDROM、CF 卡等）在进行读写操作
- 请将电源指示灯连接到 FP2 位接针的第 1、3 脚，当该 LED 指示灯处在熄灭状态，则表示该主板系统电源处于断电状态；当该 LED 指示灯处在发光长亮状态，则表示该主板系统电源处于接通状态
- 请将机箱喇叭连接到 FP3 位接针的第 1、3、4 脚

## 4 . BIOS 设置

### 4. 1 简介

本部分说明如何运用BIOS设置程序配置您的系统。正确设置BIOS各项参数可使系统稳定可靠地工作，同时也能提升系统的整体性能，不适当的甚至错误的BIOS参数设置则会使系统工作性能大为降低，使系统工作不稳定甚至无法正常工作。

每当系统接通电源，正常开机后便可看见进入BIOS设置程序提示的信息，此时(其它时间无效)按下提示信息所指定的按键通常为<Del>键即可进入BIOS设置程序。CMOS中BIOS 设置内容被破坏时系统也会要求进入BIOS，设置或选择所有默认设置值，通过BIOS 修改的所有设置值都保存在系统的CMOS内存中，该CMOS内存由电池供电即使切断外部电源其内容也不会丢失除非执行清除CMOS 内容的操作。

一旦您进入了 AMI BIOS CMOS 设定工具，屏幕上会显示出主菜单。主菜单共提供了功能键和一组方向键。用户可通过方向键选择功能项目，按<Enter>键进入子菜单。

<↑>向前移一项；<↓>向后移一项；

<←>向左移一项；<→>向右移一项；

<F10> 保存并退出

<ESC>跳到退出菜单或者从子菜单回到主菜单

<Entel>确定选择此选项；

<F1 >主题帮助，仅在状态显示菜单和选择设定菜单有效

<F6>放弃 BIOS 设置但是不退出 BIOS

<F8>当前操作操作业加载故障安全缺省值

<F9>当前操作操作业载入优化缺省值

设置方法：使用方向键移动白色高亮游标至设定处，按回车键进入设定菜单。



因为 BIOS 程序会不时地更新，下面的 BIOS 设置接口描述仅供参考，可能与您所看到的接口并不完全符合。



## 4. 2 Main

当您进入 BIOS 设置程序时，主接口将会显现并显示系统概况。主菜单顶部显示的是控制菜单的控制键，主菜单的中部显示的是当前所选，第一个控制菜单的内容灰色信息是只读的内存及 CPU 信息。根据用户系统配置的改变自动调整。菜单右下部是本菜单所用的控制键，如果您需要帮助，请按[F1]将显示相关信息帮助您。



### AMIBIOS

显示BIOS的版本、更新日期、识别号，用户不能修改，为只读项。

### Processor

显示所使用的处理器CPU类型、速度、数量，为只读项。

## System Memory

该项显示BIOS检测到的内存大小。

## System Time

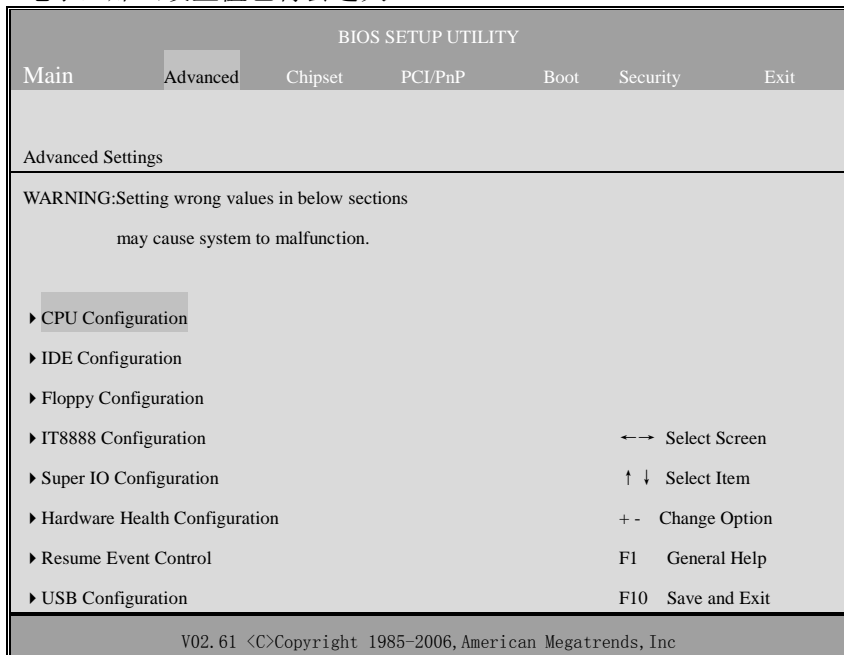
选择此选项用<+> / <->来设置目前的时间，以时/分/秒的格式来表示各项目，合理的范围是Hour/时(00-23), Minute/分(00-59), Second/秒(00-59)。

## System Date

选择此选项用<+> / <->来设置目前的日期以月/日/年的格式来表示各项目，合理的范围是Month/月 (Jan.-Dec.) ,Date/日(01-31),Year/年,Week/星(Mon.-Sun.)

## 4. 3 Advanced(高级 BIOS 设置)

这个选项可以设置系统的基本硬件配置。如果您的计算机是已经组装好的，那您不必更改这个选项的设置；如果是CMOS中的数据遗失了，或是改变了硬件配置，那么您就必须自行改变设置值。当COMS的电池没电了，那么设置值也将会遗失。



### 4.3.1 CPU Configuration

显示用户 CPU 详细信息，如制造厂商、型号、参数等。

### 4.3.2 IDE Configuration

包含 IDE Controller 相关选项信息。

Primary/ Secondary IDE Master/ Slave

要设置 IDE 硬盘，您可以让系统在开机时自动侦测。设置硬盘型态的项目包括了 Type(类型)、LBA/Large Mode、Block(Multi-Sector Transfer)、PIO、DMA Mode、S.M.A.R.T、32Bit Data Transfer。支

持 Mode0~4 共 5 种 PIO 传输模式。如 IDE 接口的硬盘、CD-ROM 等，都可以直接连接和使用，而不需外加额外的扩展卡。

### 4.3.3 Floppy Configuration

用户可以根据需求选择是否使用此功能

### 4.3.4 SuperIO Configuration

用户可以根据需求改变 SuperIO 所提供端口资源的分配或使能/关闭某些端口。

#### OnBoard Floppy Controller

Floppy Controller 控制选项，用户选择是否启用，默认为打开。

#### Serial Port 1/2 Address

该项设置用来配置板上第一、二个串行接口的类型，并对中断和 I/O 地址作响应分配。有 Disabled(禁止不用) 3F8/IRQ4、3E8/IRQ4、2F8/IRQ3、2E8/IRQ3 可供用户选择。

#### Parallel Port Address

该项用来配置并行口所用的 I/O 地址或关闭该功能。

#### Parallel Port Mode

该项设置指定并行口的工作模式：

Normal：标准并行端口

Bi-Directional：双向并行端口

ECP：扩展性能端口

EPP：增强并行端口，表示双向数据传输下的最大速度

ECP+EPP：扩展性能端口+增强并行端口

#### Parallel Port IRQ

用于设置并行口的 IRQ 中断号。

## **Restore On AC PowerLoss**

主板断电之后又恢复供电状态选项。

当选择为 On 时，恢复供电时主板自动开机。

当选择为 Off 时，需按主板开关键才能开机。

当选择为 Last State 时，主板保持断电时的状态，即断电时如在开机状态，则需按开关键才能开机；如为开机状态，则会自动开机。

## **4.3.5 Hardware Health Configuration**

此部分用来监测主板工作状态，包括系统、CPU温度信息，风扇转速，主板关键电压值等信息。

## **4.3.6 USB Configuration**

用来设置USB相关功能配置

### **USB Function**

支持6个USB设备，用户可根据需要选择需要使用的USB port数量。

### **Legacy USB Support**

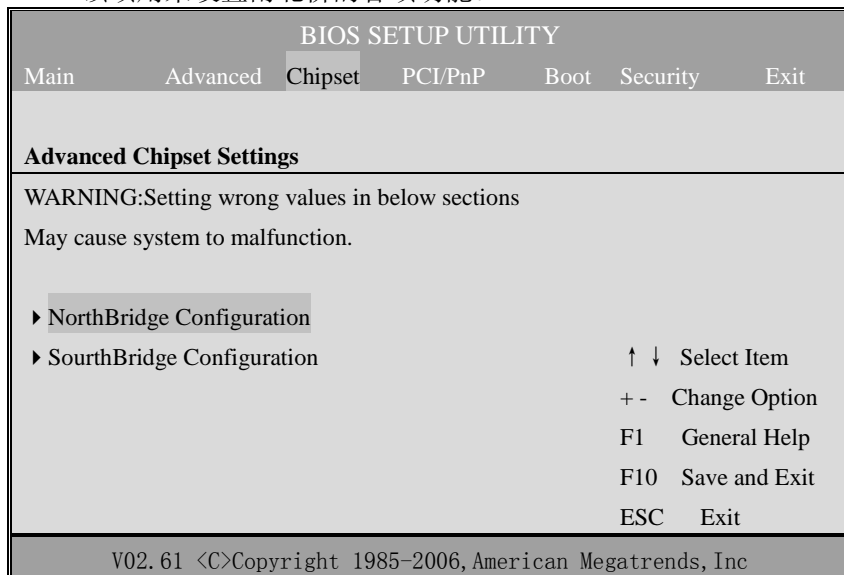
支持传统的USB 键盘和鼠标。

### **USB 2.0 Controller**

此项用来控制是否启用USB2.0的功能。

## 4. 4 Chipset

该项用来设置南北桥的各项功能。



### 4.4.1 NorthBridge Configuration

用户可以根据需求改变北桥配置信息。

#### DRAM Frequency

该项用来设置支持内存频率，有 533、667 及 AUTO，默认为 AUTO，即为最优值，不建议用户自行修改。

#### Configure DRAM Timing by SPD

本项用来选择内存 Timing 的方式：内存自身的 SPD 或是 BIOS 的设定值，可通过设置此项来解决内存和主板的某些兼容性问题。默认值采用 SPD，不建议用户自行修改，否则可能导致不能正常开机。

#### Init.Graphic Adapter

本项用来选择图形适配器的优先级，默认为内部集成图形加速器。

## **Internal Graphics mode select**

板载集成显卡与系统共享内存，此项允许用户指定系统内存分配给视频内存的容量。

## **4.4.2 SouthBridge Configuration**

用户可以根据需求改变南桥配置信息。

### **Audio Controller**

本项用来设定是否开启 Audio 功能，默认为 Enabled。

### **Onboard PCIE LAN1/LAN2 Controller**

本项用来设定是否打开网卡控制器功能，默认为 Enabled。

### **Onboard LAN Boot**

本项是由用户选择是否开启网络启动功能，当打开时，可通过网络服务器启动到系统；当网卡控制器关闭时，此项为不可见。

## 4. 5 PCI/PnP (高级 PCI/PnP 设置)

该项可以用来设置 PCI 的响应时间、IRQ 的资源定向等设置。

BIOS SETUP UTILITY						
Main	Advanced	Chipset	PCI/PnP	Boot	Security	Exit
Advanced PCI/PnP Settings						
WARNING:Setting wrong values in below sections may cause system to malfunction.						
Clear NVRAM			[NO]			
Plug&Play O/S			[NO]			
PCI Latency Timer			[64]			
Allocate IRQ to PCI VGA			[YES]			
Palette Snooping			[Disabled]			
PCI IDE BusMaster			[Disabled]			
OffBoard PCI/ISA IDE Card			[Auto]			
IRQ3			[Available]			
IRQ4			[Available]			
IRQ5			[Available]			
IRQ7			[Available]		←→	Select Screen
IRQ9			[Available]		↑ ↓	Select Item
IRQ10			[Available]		+ -	Change Option
IRQ11			[Available]		F1	General Help
IRQ14			[Available]		F10	Save and Exit
IRQ15			[Available]		ESC	Exit
V02.61 <C>Copyright 1985-2005, American Megatrends, Inc						

### Clear NVRAM

该项是清除 NVRAM 资料。

ESCD (扩展系统配置数据), NVRAM (非挥发性随机存取内存) 是 BIOS 中以字符串格式为 PNP 或非 PNP 设备存储资源信息。当设定值为 YES 时, 系统重启将 ESCD NVRAM 复位并重新设置为 NO。



## **Plug&Play O/S**

该项用来选择是由 BIOS 还是由具有即插即用 (Plug-and-Play) 功能的操作系统来配置系统外围设置的中断资源, 假如此项设置为 YES, 由操作系统自动分配中断资源, 若您所用的操作系统没有即插即用功能或是为了避免重新中断, 请将该项设置为 NO。

## **PCI Latency Timer**

本项可以用来选择相应设定值, 以发挥 PCI 的最佳效能。

## **Palette Snooping**

对于某些显卡带有电视输出功能 (如 3D 小影霸), 则需要将此选项高为 Enabled, 这样才可以检测到显卡中的调色板, 在一般的 PCI AGP 显卡中, 此选项应设为 Disabled, 以免系统产生检测错误。

## **PCI IDE BusMaster**

此选项的缺省值设置为 Disabled, 即不 让主板使用 BusMaster 接口 (也称为 DMA/33 接口), 如果主板支持 PCI IDE BusMaster 接口则可以将此选项设为 Enabled。

## **OffBoard PCI/ISA IDE Card**

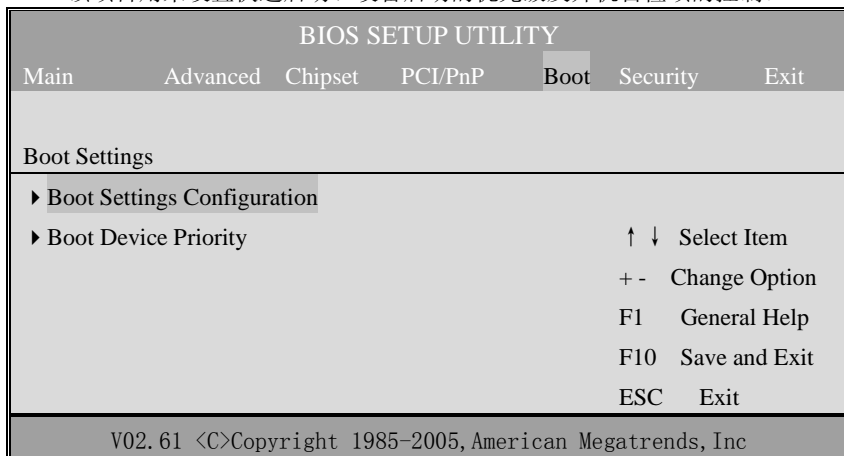
如果主板上的 PCI/ISA IDE 接口已坏了, 则可以在主板上加一个多功能卡, 在此卡上使用 PCI/ISA IDE 接口, 此时需要将此选项设为 Auto。

## **IRQ3-15**

本项用以指定 IRQ 中断是可用还是保留。

## 4. 6 Boot

该项目用来设置快速启动、设备启动的优先级及开机自检项的控制。



### 4.5.1 Boot Settings Configuration

#### Quick Boot

快速启动设置，此项可以设置计算机是否在启动时进行自检功能，从而来加速系统启动速度，如果设置成 Disabled 系统将会在每次开机时执行所有自检，但是 这样会减慢启动速度，一般保留默认值 (Enabled) 即可。

#### Quiet Boot

开机画面和开机硬件检测；建议保留默认值 (Disabled)。

#### Wait For 'F1' If Error

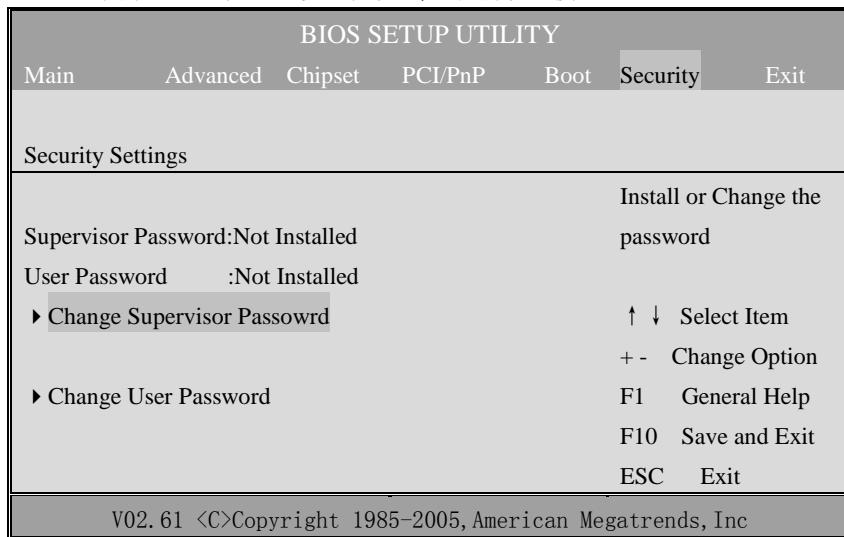
系统自检如果发现有错误时，等待用户按F1 键。在系统启动自检中，如果发现的问题不是致命的，不会引起死机或严重结果的，则系统仍可以继续工作，但会显示Press F1 to resume 或Press F1 to Setup 这样的提示信息，此时按F1 键即可继续工作。

### 4.5.2 Boot Device Priority

启动设备设置，用户可以选择启动设备的优先级。

## 4. 7 Security

该项为 CMOS/系统 的安全性设置, 下图为设置接口:



### Change Supervisor Password(管理员密码设定)

管理员密码设定, 当设定好密码后会多出几个选项

**Change User password** (用户密码设定, 当设定管理员密码后此项才有效), 可以设置成多种不同的访问权限, 其中有:

- No Access            使用者无法访问 BIOS 设置
- View Only            使用者仅能查看 BIOS 设置而不能进行更改
- Limited                允许使用者更改部分设置
- Full Access            使用者可以更改全部的 BIOS 设置

**Clear User Password**    清除密码

### Password Check(密码的核对)

此选项允许用户限制对系统和 **Setup** 程序,或只是 **Setup** 程序的访问.

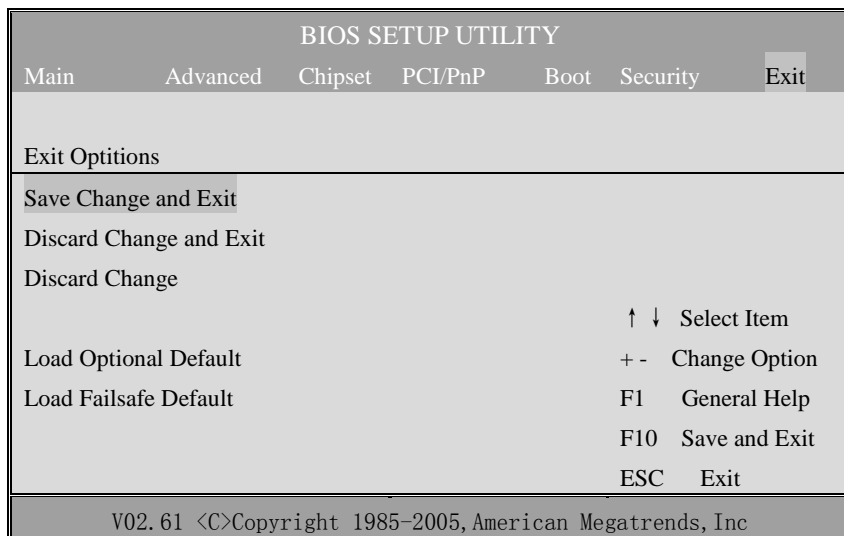
有 Setup、Always 选项.

# 用户手册

- Always 如果没有在弹出框内输入正确的密码, 系统将不能引导, 而且也不能进入 Setup 程序。
- Setup (缺省值) 如果没有在弹出框内输入正确的密码, 系统引导, 但不能进入 Setup 程序。

## 4. 8 Exit

该项提供用户选择退出 BIOS 设置的模式及加载 COMS 设置的缺省设置方式。



- |                                 |                       |
|---------------------------------|-----------------------|
| <b>Save Changes and Exit</b>    | 保存后退出                 |
| <b>Discard Changes and Exit</b> | 放弃 BIOS 设置并退出 BIOS 程序 |
| <b>Discard Changes</b>          | 放弃设置但是不退出 BIOS 程序     |
| <b>Load Optimal Defaults</b>    | 载入优化缺省值               |
| <b>Load Failsafe Defaults</b>   | 加载故障安全缺省值             |

## 5. Watchdog（看门狗）编程指引

---

The motherboard provides watchdog timer controller that can count from 1 to 255 seconds or minutes. Watchdog Timer can be programmed to reset system or generate a maskable interrupt at time-out. Below are the procedures that complete its configuration and the initial watchdog timer program. Base on the attached program, you can develop customized program to fit your application.

There are three steps to complete the configuration setup:

- (1) Enter the WDT program Mode.
- (2) Configure WDT register.
- (3) Exit the WDT program Mode. Undesired result may occur if the config

Mode is not exited normally.

- (1) Enter the WDT program Mode.

To enter the WDT config Mode, two special I/O write operations are to be performed during Wait for Key state. To ensure the initial state of the key-check logic, it is necessary to perform two write operations to the Special Address port (2EH). The different enter keys are provided to select configuration ports (2Eh/2Fh) of the next step.

- (2) Configure WDT register.

All configuration registers can be accessed after entering the config Mode. Before accessing a selected register, the content of Index 07h must be changed to the LDN to which the register belongs, except some Global registers.

- (3) Exit the WDT program Mode.

The exit key is provided to select configuration ports (2Eh/2Fh) of the next step.

CR 2Dh. (Multi-function Pin Selection; default 21h) (VSB Power)

Bit 0: Pin 77 Select (reset by RSMRST#)

= 0 WDTO#

= 1 GPIO50

CR 30h. (Default 00h) Logic device activation control.

Bit 7~1 : Reserved.

Bit 0= 0 WDTO# and PLED are inactive.

= 1 Activate WDTO# and PLED.

CR F5h. (WDTO#, PLED and KBC P20 Control Mode Register; Default 00h)

Bit 7~6 : Select Power LED mode.

= 00 Power LED pin is driven high.

= 01 Power LED pin is driven low.

= 10 Power LED pin outputs 1Hz pulse with 50% duty cycle.

= 11 Power LED pin outputs 0.25Hz pulse with 50% duty cycle.

Bit 5: Reserved.

Bit 4: WDTO# count mode is 1000 times faster.

= 0 Disable.

= 1 Enable.

(If bit-3 is in Second Mode, the count mode is 1/1000 sec.)

(If bit-3 is in Minute Mode, the count mode is 1/1000 min.)

Bit 3: Select WDTO# count mode.

= 0 Second Mode.

= 1 Minute Mode.

Bit 2: Enable the rising edge of a KBC reset (P20) to issue a time-out event.

= 0 Disable.

= 1 Enable.

Bit 1: Disable / Enable the WDTO# output low pulse to the KBRST# pin (PIN60)

= 0 Disable.

= 1 Enable.

Bit 0: Reserved.

CR F6h. (WDTO# Counter Register; Default 00h)

Watch Dog Timer Time-out value. Writing a non-zero value to this register causes the counter to load the value into the Watch Dog Counter and start counting down. If CR F7h, bits 7 and 6 are set, any Mouse Interrupt or Keyboard Interrupt event causes the previously-loaded, non-zero value to be reloaded to the Watch Dog Counter and the count down resumes. Reading this register returns the current value in the Watch Dog Counter, not the Watch Dog Timer Time-out value.

Bit 7~0 = 00h Time-out Disable

= 01h Time-out occurs after 1 second/minute

= 02h Time-out occurs after 2 second/minutes

= 03h Time-out occurs after 3 second/minutes

.....

= FFh Time-out occurs after 255 second/minutes

CR F7h. (WDTO# Control & Status Register; Default 00h)

Bit 7: Mouse interrupt reset enables watch-dog timer reload

= 0 Watchdog timer is not affected by mouse interrupt.

= 1 Watchdog timer is reset by mouse interrupt.

Bit 6: Keyboard interrupt reset enables watch-dog timer reload

= 0 Watchdog timer is not affected by keyboard interrupt.

= 1 Watchdog timer is reset by keyboard interrupt.

Bit 5: (Write “1” Only) Trigger WDTO# event. This bit is self-clearing.

Bit 4: (Write “0” Clear) WDTO# status bit

= 0 Watchdog timer is running.

= 1 Watchdog timer issues time-out event.

# 用户手册

---

Bit 3~0 : These bits select the IRQ resource for the WDTO#. (02h for SMI# event.)

Example: Setting 10 sec. as Watchdog timeout interval.

////////////////////////////////////

//;Enter the WDT program mode

outportb (0x2E, 0x87); //Enter WDT program mode; write

“87” to Index Port two times.

outportb (0x2E, 0x87); //Index Port [0x2E/0x4E], Data Port

[0x2F/0x4F]

outportb (0x2E, 0x07); //Reg 0x07, select logic device

outportb (0x2F, 0x08); //Select logical device 8

outportb (0x2E, 0x30); //Reg 0x30, device enable register, 0/1

= Disable/Enable

outportb (0x2F, 0x01); //Enable

//;Configure WDT work mode

outportb (0x2E, 0x2D);

int buffer = inputb (0x2F);

outportb (0x2F, (buffer&0xFE)); //WDT mode.

//;Set WDT timer.

outportb (0x2E, 0xF5);

outportb (0x2F, 0x00); //Second mode.

//;Set WDT time-out value.

outportb (0x2E, 0xF6); //Range 1~255.

outportb (0x2F, 0x0A); //10 second.

//;Exit WDT program mode.

outportb (0x2E, 0xAA); //Exit.

////////////////////////////////////



## 6. Digital I/O (数字量 I/O) 编程指引

---

The motherboard support 8 Digital input ports or output ports, Users can configure each individual port to be an input or output port by programming respective bit in register. Port value is read / written through data register.

There are three steps to complete the configuration setup:

- (1) Enter the WDT program Mode.
- (2) Configure WDT register.
- (3) Exit the WDT program Mode. Undesired result may occur if the config Mode is not exited normally.

- (1) Enter the WDT program Mode.

To enter the WDT config Mode, two special I/O write operations are to be performed during Wait for Key state. To ensure the initial state of the key-check logic, it is necessary to perform two write operations to the Special Address port (2EH). The different enter keys are provided to select configuration ports (2Eh/2Fh) of the next step.

- (2) Configure WDT register.

All configuration registers can be accessed after entering the config Mode. Before accessing a selected register, the content of Index 07h must be changed to the LDN to which the register belongs, except some Global registers.

- (3) Exit the WDT program Mode.

The exit key is provided to select configuration ports (2Eh/2Fh) of the next step.

Onboard Digital I/O: GPIO 20,21,30,31,34,35,36,37.

Logical Device 9 (GPIO2, GPIO3, GPIO4, GPIO5)

CR 29h. (Multi-function Pin Selection; Default 00h)

bit 2~1: Pin 119 ~ 120 function select

00: Pin 119 ~ 120 -> CPUFANIN1, CPUFANOUT1 (Default)

01: Pin 119 ~ 120 -> GP21, GP20

CR 2Ch. (Multi-function Pin Selection; Default E2h) (VSB Power)

bit 7: Pin 88 Select

= 0 GP34

= 1 RSTOUT4# (Default)

CR 30h. (Default 00h)

bit 7-4 : Reserved.

bit 3: 0: GPIO5 is inactive.

1: GPIO5 is active

bit 2: 0: GPIO4 is inactive.

1: GPIO4 is active.

bit 1: 0: GPIO3 is inactive.

1: GPIO3 is active.

bit 0: 0: GPIO2 is inactive.

1: GPIO2 is active.

CR E3h. (GPIO2 Register; Default FFh)

bit 7~0: GPIO2 I/O register.

0: The respective GPIO2 PIN is programmed as an output port.

1: The respective GPIO2 PIN is programmed as an input port.

CR E4h. (GPIO2 Data Register; Default 00h)

bit 7~0: GPIO2 Data register.

(R/W)For output ports, the respective bits can be read and written by the pins.

(Read Only)For input ports, the respective bits can only be read by the pins. Write accesses are ignored.

CR E5h. (GPIO2 Inversion Register; Default 00h)

bit 7~0: GPIO2 Inversion register

0: The respective bit and the port value are the same.

1: The respective bit and the port value are inverted. (Applies to both input and output ports)

CR E6h. (GPIO2 Status Register; Default 00h)

GPIO2 Event Status

Bit 7-0 corresponds to GP27-GP20, respectively.

0: No active edge(rising/falling) has been detected

1: An active edge(rising/falling) has been detected

Read the status bit clears it to 0.

CR E7h. (GPIO3 Status Register; Default 00h)

GPIO3 Event Status

Bit 7-0 corresponds to GP37-GP30, respectively.

0: No active edge(rising/falling) has been detected

1: An active edge(rising/falling) has been detected

Read the status bit clears it to 0.

CR F0h. (GPIO3 I/O Register; Default FFh)

bit 7~0: GPIO3 I/O register

0: The respective GPIO3 PIN is programmed as an output port

1: The respective GPIO3 PIN is programmed as an input port.

CR F1h. (GPIO3 Data Register; Default 00h)

bit 7~0: GPIO3 Data register

(R/W)For output ports, the respective bits can be read and

written by the pins.

(Read Only)For input ports, the respective bits can only be read by the pins. Write accesses are ignored.

CR F2h. (GPIO3 Inversion Register; Default 00h)

bit 7~0: GPIO3 Inversion register

0: The respective bit and the port value are the same.

1: The respective bit and the port value are inverted. (Applies to both input and output ports)

//C Program Example:

//Input function: GPIO 30,31,34,35.

//Output function: GPIO 20,21,36,37.

//.....

//=====

void WB2ESIOEnter()

{    outportb(0x2E, 0x87); outportb(0x2E, 0x87); }

void WB2ESIOExit()

{    outportb(0x2E, 0xAA); }

int WB2ESIORRead(int Reg)

```
{    int Val;
      WB2ESIOEnter();
      outportb(0x2E, Reg); Val = inportb(0x2F);
      WB2ESIOExit();
      return Val;
}
```

void WB2ESIOWrite(int Reg, int Val)

```
{    WB2ESIOEnter();
```

# 用户手册

---

```
    outportb(0x2E, Reg); outportb(0x2F, Val);
    WB2ESIOExit();
}
//=====================================================

//;Step1: Enter the GPIO Mode and config register.
    int  GPIOStatus;
    WB2ESIOWrite(0x07, 0x09);    //Select logical device 9
    WB2ESIOWrite(0x30, (WB2ESIORead(0x30) | 0x03) );    //active
GPIO2/3.
    WB2ESIOWrite(0x29, ( (WB2ESIORead(0x29) & 0xF9) | 0x02) );
    //GP21, GP20
    WB2ESIOWrite(0x2C, (WB2ESIORead(0x2C) & 0x7F) );
    //GP34

//;Step2: Configure GPIO function.
    WB2ESIOWrite(0xE3, (WB2ESIORead(0xE3) & 0xFC) ); //Config
20,21 program as output port.
    WB2ESIOWrite(0xF0, ( (WB2ESIORead(0xF0) & 0x3F) | 0x33 ) );
    //Config 36,37 program as output port.
    //Config 30,31,34,35 program as iutput port.

//Step3: Set GPIO status.
//Set GPIO output port status to fit customized application.
    WB2ESIOWrite(0xE4,    (WB2ESIORead(0xE4)  &  0xFC) );
    //GPIO20/21 output Low.
    WB2ESIOWrite(0xF1,    (WB2ESIORead(0xF1)  &  0x3F) );
    //GPIO36/37 output Low.

//Get GPIO input port status.
    GPIOStatus = WB2ESIORead(0xF1);
//;.....
```

## 板驱动光盘内容介绍

---

本主板提供的驱动光盘包含以下内容：

Windows 驱动：

- ✧ 芯片组驱动程序(INF) Intel(R) Application Accelerator(INF)
- ✧ 图形驱动程序(VGA)
- ✧ 10/100/1000M 网卡驱动程序(RTL81xx)
- ✧ AC97 声卡驱动程序(sound)
- ✧ USB2.0 驱动程序(usb 2.0)
- ✧ 可选用 DirectX8.1、DirectX9.0C